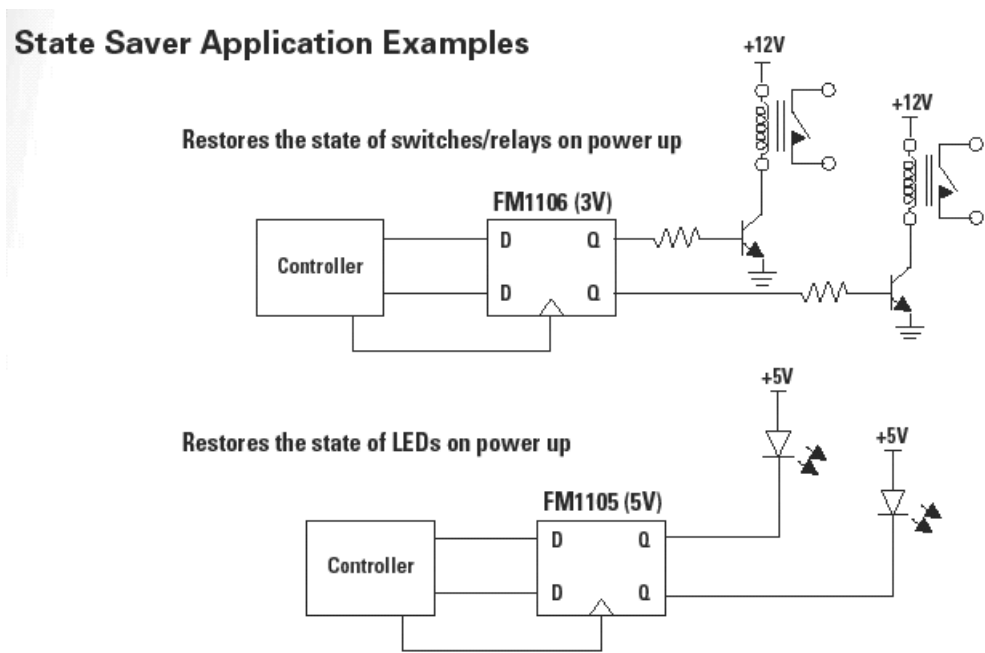
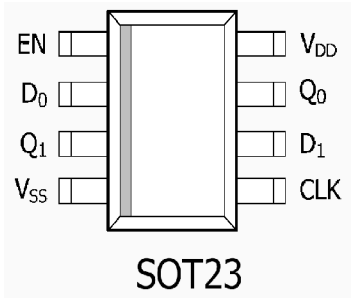


Revisiones	Fecha	Comentarios
0	05/11/08	

Les presentamos los "State Savers", una familia de chips de Ramtron que implementan flip-flops D en FRAM. La figura a continuación muestra el diagrama de bloques y posibles utilizaciones:



Estos chips se comportan como cualquier flip-flop D, a excepción de que al estar implementados en FRAM, el estado se mantiene al quitar la alimentación. La capacidad de corriente es de unos 10mA, y su encapsulado SOT-23-6.



El siguiente circuito corresponde a una placa de evaluación, para observar el funcionamiento de los state savers. El usuario selecciona el estado que introduce en cada uno de los pines D de los flip-flops mediante jumpers, y luego genera un pulso de clock mediante el pulsador. La alimentación se controla mediante un jumper, así como también el pin de enable, que coloca las salidas en tri-state y hace que el chip ignore las transiciones del clock.

